



プリント基板設計の主な実績

- 産業用機器・民生用機器設計 実績多数
- 高密度実装・高多層基板設計 実績多数
- 高速回路に対応した基板設計 実績多数
(FPGA SDRAM DDR2 DDR3 SDI QDRメモリ SERDES
インピーダンスコントロール基板)
- 放送用システム機器群
- 映像システム機器群
- 組み込み系システム機器群
- 監視カメラシステム機器群
- その他

大規模プリント基板設計 分割設計

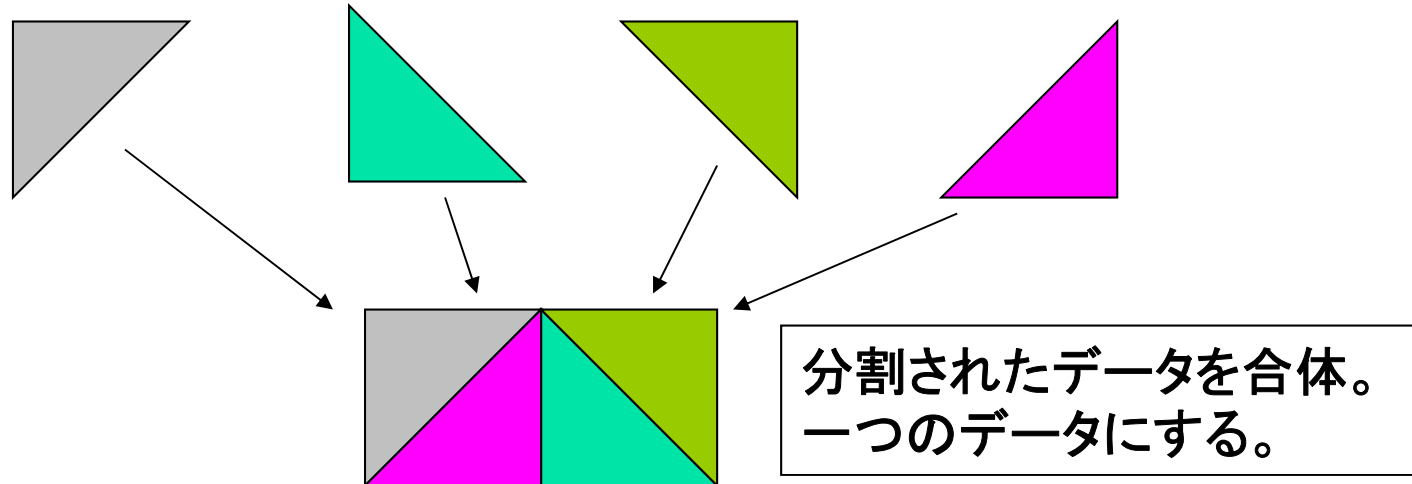
■ 分割設計イメージ

設計者A

設計者B

設計者C

設計者D



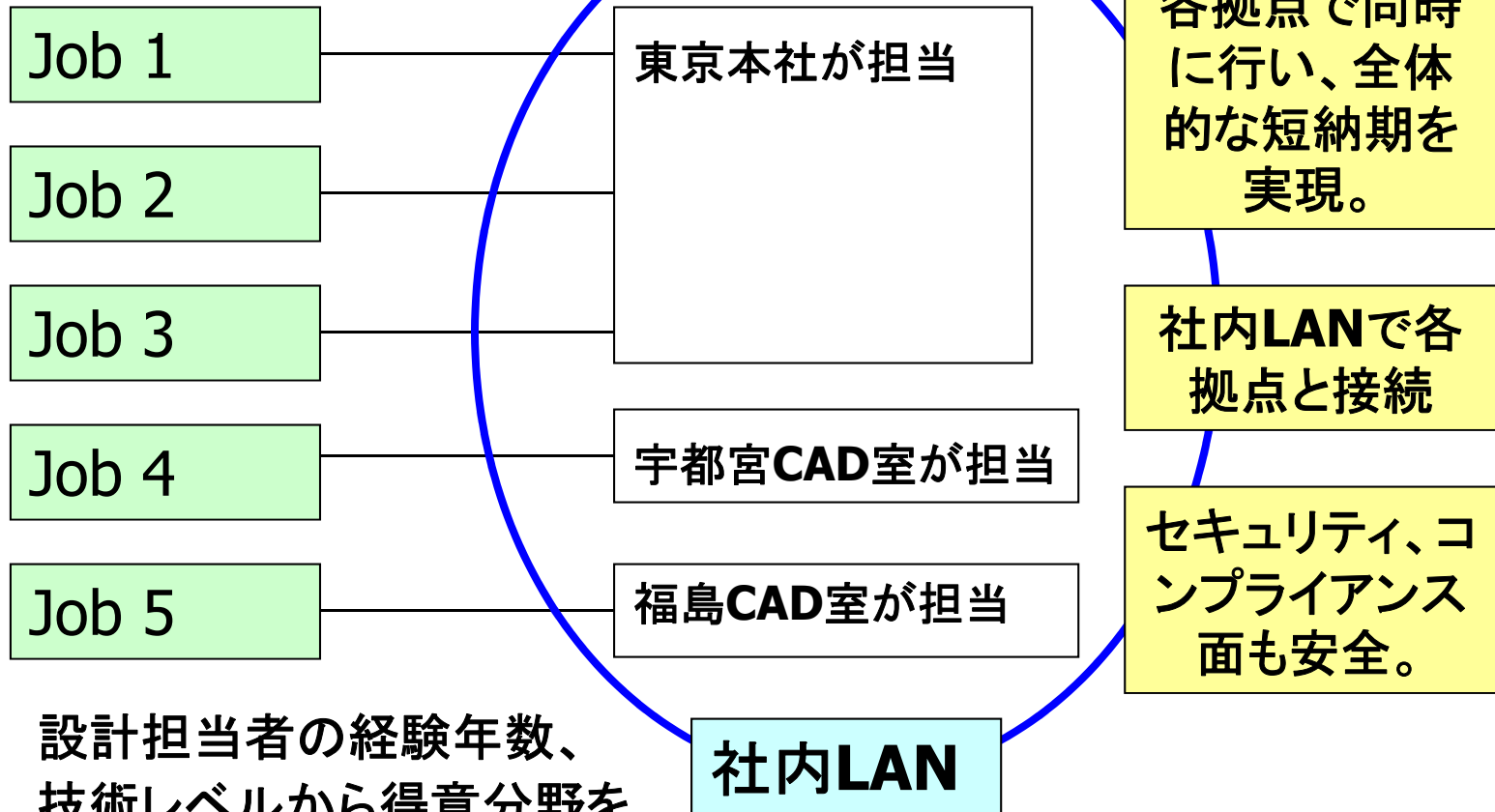
■ 設計時間の短縮

通常的设计時間

分割设计的设计時間

複数プリント基板同時設計

- 複数の同時設計イメージ



- 設計担当者の経験年数、技術レベルから得意分野を優先的に担当いたします。

SDI(シリアル・デジタル・インターフェース)

- 業務用放送、映像機器の基板設計実績多数

FPGA □□□□ **SD-SDI** □□□□□□ データレート270Mbps

FPGA □□□□□□□□ **HD-SDI** □□□□□□ データレート1.485Gbps

FPGA □□□□□□□□□□□□ **3G-SDI** □□□□□□ データレート2.97Gbps

高い解像度の画質を実現

- 8チャンネル(**SD-SDI**)、16チャンネル (**HD-SDI**)
マルチチャンネルスイッチャの設計



DDR1 DDR2 DDR3 QDR SERDES SDI

- 通信回路、制御回路での基板設計実績多数

CHIPSET + SO-DIMM 1 + SO-DIMM 2

FPGA + DDR2 X 4個

FPGA + DDR3 X 4個

FPGA + DDR2 SO-DIMM X 1個 + QDR 4個

PCI Express S-ATA

USB2.0 、 USB3.0

XAUI 、 Rocket I/O 各種トランシーバ

SD-SDI HD-SDI 3G-SDI



アナログ・デジタル混在回路

- アナログ・デジタル混在回路の基板設計実績多数
- アナログ回路のデジタル化された回路の設計実績多数
- デジタル回路のアナログ設計の引き回し設計実績多数
- アナログ単独回路の設計実績多数